



Découvrez notre Chaîne YouTube "[Ingénierie et Projets](#)"

Découvrez notre Chaîne Secondaire "[Information Neuronale et l'Ingénierie du Cerveau](#)"

Titre: Le timer1 de l'ATMEL ATmega16

Auteurs: Néant

Ecole: Néant

Résumé: 'Multi fonction Timer' 16 bits fonctionnant en modes

- Overflow
- Comparaison sur 2 voies permettant 3 configurations :
 1. Mode CTC (clear timer on compare match)
 2. Mode Fast [PWM](#)
 3. Mode Fast correct PWM
- Compteur d'événements
- Générateur de fréquence
- Capture sur 1 voie

Registre de comptage du Timer1 : Compteur/décompteur 16 bits accessible sous forme de 2 octets : TCNT1H (R/W) et TCNT1L (R/W) ou d'un int TCNT1 (R/W).

[Interruptions](#) possible sur overflow (1), comparaison (2) et capture (1).

Sortie sur comparaison OC1A (Pd5), OC1B (Pd4), entrée de capture ICP1 (Pd6) entrée de comptage externe T1 (Pb1).

Extrait du sommaire: Voir le document

[Cours Microcontrôleur microprocesseur 78](#)

Télécharger le fichier PDF: [Le timer1 de l'ATMEL ATmega16](#)

[Nous Soutenir](#)



Le blog contient des publicités, elles permettent de financer l'hébergement et maintenir le blog en fonctionnement. Vous pouvez utiliser adblock pour une lecture sans publicités.