



Découvrez notre Chaîne YouTube "[Ingénierie et Projets](#)"

Découvrez notre Chaîne Secondaire "[Information Neuronale et l'Ingénierie du Cerveau](#)"

Titre: Architecture d'une machine informatique synchrone pilotée par une [HORLOGE 68HC11](#)

Auteurs: Néant

Ecole: S.T.I. Génie Electrique option [Electronique](#)


Résumé: [Fonctions](#) de base d'une machine informatique

- Contenir de façon permanente les tâches à exécuter (mémoire programme) en ROM ou sur support magnétique.
- Contenir de façon temporaire des données (mémoire de travail) en RAM.
- Permettre un dialogue avec l'extérieur (circuit d'interface entrée/sortie) :
 - PIA- ACIA- TIMER
 - PIO- USART
 - SIO- [UART](#).
- Effectuer des opérations arithmétiques et logiques élémentaires (UAL, en anglais ALU).
- Organiser des transits d'informations (unité de contrôle : U.C.)
- Cadencer les différentes informations (Horloge)
- Pointer l'étape du programme en [cours](#) (P.C. : compteur programme, en anglais Program Counter).

Extrait du sommaire: Voir le document

[Cours Microcontrôleur microprocesseur 7](#)

Télécharger le fichier PDF: [Architecture d'une machine informatique synchrone pilotée par une horloge 68HC11](#)

[Nous Soutenir](#) 



Cours 7 | Architecture d'une machine informatique synchrone pilotée
par une HORLOGE 68HC11

Le blog contient des publicités, elles permettent de financer l'hébergement et maintenir le blog en fonctionnement. Vous pouvez utiliser adblock pour une lecture sans publicités.