



Découvrez notre Chaîne YouTube "[Ingénierie et Projets](#)"

Découvrez notre Chaîne Secondaire "[Information Neuronale et l'Ingénierie du Cerveau](#)"

Titre: PIC18Fxxxx

Auteurs: Christian Dupaty

Ecole: [Ecole Nationale Supérieure des Mines Saint-Etienne](#)

Résumé: - Architecture HARVARD

- [Horloge max](#) de 40 MHz par multiplication interne avec PLL (avec quartz 10MHz)
- PIC18F avec rom programme [FLASH](#)
- Programmation et debug sur cible (In-Circuit [Serial](#) Programming, In-Circuit debug, perte de RB6, RB7)
- Chaque instruction sur 2 octets
- Mémoire EEPROM à accès aléatoire (sauvegarde de données)
- TIMERS : Microchip appelle TIMER des compteurs
- Capture : permet la mesure de temps
- Compare : permet la production de signaux rectangulaires
- SPI : communications séries synchrones sans protocole [logiciel](#)
- I2C : standard Philips, communications séries synchrones avec protocole logiciel
- USART : communication séries asynchrones (RS232 et RS485)
- [CAN](#) : convertisseur analogique numérique à 10 entrées multiplexées

Le PIC18 possède une multiplication 8×8 matérielle, extrêmement rapide (100nS à 1uS) ce qui lui confère des possibilités de DSP particulièrement utiles pour le traitement numérique du signal

Extrait du sommaire:

1. Famille et constitution (exemple famille 18FX62X) 3



2. Choix de l'horloge 5
3. [RESET](#) 8
4. Organisation mémoire 9
 - 4.1. PIC18Fxx2x, Mémoire programme 9
 - 4.2. Lecture / Ecriture FLASH 10
 - 4.3. PIC18Fxx620, Mémoire RAM 11
 - 4.4. Adressage direct en RAM 12
 - 4.5. Adressage indirect en RAM 12
5. Accès EEPROM / FLASH 13
6. Registres internes 14
7. [Interruptions](#) 16
8. Jeu d'instructions 20
9. Ports parallèles 24
10. CAN 10bits. 25
11. Détection de faible tension (LVD) 26
12. TIMER0 27
13. TIMER1 28
14. TIMER2 29
15. TIMER3 30
16. Capture/Compare/PWM 31
 - 16.1. CAPTURE 31
 - 16.2. COMPARE 33
 - 16.3. [PWM](#) 35
17. Chien de garde 36
18. Communications séries asynchrones 37
19. Communications séries synchrones : bus SPI 44
20. Communications séries synchrones : bus I2C (IIC) 47

[Cours Microcontrôleur microprocesseur 68](#)

Télécharger le fichier PDF: [PIC18Fxxxx](#)



Nous Soutenir [👉](#)

Le blog contient des publicités, elles permettent de financer l'hébergement et maintenir le blog en fonctionnement. Vous pouvez utiliser adblock pour une lecture sans publicités.