



Découvrez notre Chaîne YouTube "[Ingénierie et Projets](#)"

Découvrez notre Chaîne Secondaire "[Information Neuronale et l'Ingénierie du Cerveau](#)"

Titre: Architecture et Langage Assembleur

Auteurs: Eric Ramat

Ecole: [Université du Littoral - Côte d'Opale](#)

Résumé:

Entiers non-signés: entiers positifs

Entiers signés: entiers positifs et négatifs

Comment représenter des entiers négatifs ??

- . Magnitude signée
- . Complément à 1
- . Complément à 2
- . Biaisée

Extrait du sommaire:

1 Représentation de l'information

2 Architecture de l'ordinateur

3 Le processeur 80x86

4 Langage Assembleur

Structure d'un programme assembleur

Adressages

Les instructions

La pile et les procédures

Chaînes de caractères

Appels systèmes

5 Architectures avancées



Instructions avancées


Mémoire cache

Pipeline

RISC

[Cours Microcontrôleur microprocesseur 11](#)

Télécharger le fichier PDF: [Architecture et Langage Assembleur](#)

[Nous Soutenir](#) 

Le blog contient des publicités, elles permettent de financer l'hébergement et maintenir le blog en fonctionnement. Vous pouvez utiliser adblock pour une lecture sans publicités.