



Titre: [Cours VHDL - II](#)

Auteurs: Laurent Rodriguez, Benoît Miramond

Ecole/Université: [Université de Cergy-Pontoise](#)

Résumé:

On distingue donc plusieurs niveaux de modélisation (modèles ou encore vues) :

- Physiques
- Dimensions
- Matériaux
- Transistors
- Masques, ...
- Structurelles (textuelle ou schématique)
- Assemblage de composants
- Hiérarchie d'interconnexions de différents sous-ensembles dont le plus bas niveau est le [transistor](#)
- Comportementales
- Fonction réalisée
- Le « Quoi » et non le « Comment »

Extrait du sommaire:

I - Historique de conception des circuits intégrés

- HDL
- Modèles de conceptions
- VHDL
- Les modèles de conceptions en VHDL
- Les 5 briques de base

II - VHDL et [FPGA](#)

- VHDL
- Syntaxe et typage



- Retour sur les briques de bases
- Retour sur la conception structurale et comportementale en VHDL Port map, Equations logiques, Tables de vérités (With ... Select)
- FPGA
- Qu'est ce qu'un FPGA
- Flot de conception
- [Carte](#) de développement et environnement de TP

[Cours VHDL FPGA 11](#)

Télécharger le fichier PDF: [Cours VHDL - II](#)